微型计算机硬件技术基础 Hardware Fundamentals of Modern Computer

Topic: Error Detection & Correction

陈启军,张伟

Email: zhang wi@mail.tongji.edu.cn

Dept. Of Automation, TongJi University

内容

- ♥ 从系统谈起——分而制之的还原论思想
- ❤ 基本概念:
 - 接口与实现、接口与协议,总线与交换
- ☞ 原理:基于总线的互连技术
 - 基本总线互连技术
 - 基本总线技术的改进: 多总线结构, 局部总线, ...
 - 如何基于总线技术构建高性能系统
 - 常见总线标准
- 🥯 原理: 基于交换的互连技术
 - 比较: 总线技术和交换技术

内容

- ♥ 基本问题描述
- 概念: 检错和纠错,码距,数据校验码,编码和解码,漏检问题
- 🦃 奇偶校验码
- 🥏 海明码
- ❤ 循环冗余校验码(CRC)
- ❤ 三种编码的比较

对每种编码都应重点理解其编码原理,检错原理和技术实现算法

检错和纠错

- ◎ 问题:数据在传输过程中不可避免的会发生各种错误,那么数据的接收方如何判断收到的数据是否有错(检错)?若出错能否自行修正(纠错)?
- ❤ 概念: 检错和纠错(Detection & Correction)
 - 相关概念:编码和解码(encoding & decoding)
- 参 应用:
 - 串行口数据传输: 奇偶校验
 - 硬盘数据传输: CRC校验
 - 内存数据检错和传输: 奇偶校验/海明校验
 - 无线数据传输: CRC校验/Turbo码.....
 - 磁盘阵列RAID技术

数据校验码

- 🥯 概念: 数据校验码,编码和解码,漏检问题
- ◎ 原理: 检错和纠错是建立在要对原始数据进行编码和解码的基础上的
 - 通过函数 f 对数据进行计算,以产生一种代码,代码和数据都被 存储和传输
 - 因此,若原始数据字长为M位,校验码长为K位,则实际存储的字长应该是M+K位。
 - 当原先存储的字读出时,这个代码用于检错和纠错,在M位数据中产生一组新的K位代码,与取出的代码进行比较:
 - 结果一致,无差错,取出的数据位传送出去;
 - 检测到差错,并可以纠正,数据位和纠错位一起送入纠正器,然后产生一组正确的M位数据位;
 - 检测到差错,但无法纠正,报告出错

奇偶校验码

🥏 编码原理

- 不管数据位长度多少,校验位只有一位。
- 若数据位和校验位一起包含奇数个"1",则称为奇校验。
- 若数据位和校验位一起包含偶数个"1",则称为偶校验。

- 例: 数据	奇校验的编码	偶校验的编码
00000000	1 00000000	0 00000000
01010100	0 01010100	<mark>1</mark> 01010100
01111111	0 01111111	1 01111111

🥏 检错(校验)原理

- 一对采用奇校验的数据,如接收端收到是偶码,则表示传送传输有误,采用偶校验的情形类似。
 - => 因此, 奇偶校验可发现1位错, 但无法定位错误发生的位置

奇偶校验码

🥯 实现

- 无论编码还是纠错,都可方便的采用异或运算 奇性=a0 ⊕ a1 ⊕ a2 ⊕ ... ⊕ an
- 既可以方便的软件实现,也可以方便的硬件实现

1位纠错海明码(原理)

🥏 海明码

- 不仅能发现1位错,而且还能指出错误位置,因此可支持纠错。

🥏 原理/思路

- 设有R位校验位,则共有0到2^R-1个共2^R个组合。若用0 表示无差错,则剩余2^R-1个值表示有差错,并指出错在 第几位。由于差错可能发生在K个数据位中或R个校验 位中,因此必然有:

2^R-1≥R+K

海明校验码(校验位数)

- 海明码需要几位校验码?
 - k—数据位的位数 r—校验位的位数 数据位k与校验位r的关系: $2^r \ge k+r+1$

数据位k	校验位r	总位数n
1	2	3
2~4	3	5~7
5~11	4	9~15
12~26	5	17~31
27~57	6	33~63
58~120	7	65~127

海明校验码(校验位置)

校验位和数据位是如何排列的校验位排列在 2ⁱ⁻¹ (i =0,1,2,...)的位置上例: 有一个BCD码 为D₄D₃D₂D₁,由此生成一个海明码 7 6 5 4 3 2 1 D₄ D₃ D₂ P₃ D₁ P₂ P<sub>1 2² 2¹ 2⁰
</sub>

有一字节的信息需生成海明码 D₈ D₇ D₆ D₅ P₄ D₄ D₃ D₂ P₃ D₁ P₂ P₁ 8 4 2 1

校验位取值公式(校验计算)

- 海明码的校验位P_i和数值位D_i的关系例: BCD码为1011

$$P_{3}= D_{4} \oplus D_{3} \oplus D_{2}$$

$$0 = 1 \oplus 0 \oplus 1$$

$$P_{2}= D_{4} \oplus D_{3} \oplus D_{1}$$

$$0 = 1 \oplus 0 \oplus 1$$

$$P_{1}= D_{4} \oplus D_{2} \oplus D_{1}$$

$$1 = 1 \oplus 1 \oplus 1$$

	7	6	5	4	3	2	1
2 ²	D ₄	D_3	D ₂	P ₃			
21	D ₄	D_3			D ₁	P ₂	
2 ⁰	D ₄		D ₂		D ₁		P ₁

最后海明码为1010101

1位纠错海明码的实现

- 把M+K=m个数据=>H_mH_{m-1}...H₂H₁(海明码),每个校验位 Pi在海明码中被分配在2ⁱ⁻¹位置上。
- Hi由多个校验位校验(多重校验思想)
 - 每个海明码的位号要等于参与校验它的几个检验位的位号之和。
 - 目的: 尽量增大合法码的码距。
- **※ 举例: M=8**, K=4, 则海明码为:
 H₁₂H₁₁H₁₀H₂H₂H₂H₂H₂H₂H₂H₂

P4,P3,P2,P1根据规则,分别对应于: H_{8,},H₄,H₂,H₁

这样, P1=M1 ⊕ M2 ⊕ M4 ⊕ M5 ⊕ M7

P2=M1 ⊕ M3 ⊕ M4 ⊕ M6 ⊕ M7

P3=M2 ⊕ M3 ⊕ M4 ⊕ M8

P4=M5 ⊕ M6 ⊕ M7 ⊕ M8

1位纠错海明码的实现(续)

	12	11	10	9	8	7	6	5	4	3	2	1
2 ⁰		M ₇		M ₅		M ₄		M ₂		M ₁		\mathbf{P}_{1}
21		M ₇	M ₆			M ₄	M ₃			M ₁	P ₂	
2 ²	M ₈					M ₄	M ₃	M ₂	P ₃			
2 ³	M ₈	M ₇	M ₆	M ₅	P ₄							

P1=M1 ⊕ M2 ⊕ M4 ⊕ M5 ⊕ M7

P2=M1 ⊕ M3 ⊕ M4 ⊕ M6 ⊕ M7

P3=M2 ⊕ M3 ⊕ M4 ⊕ M8

P4=M5 ⊕ M6 ⊕ M7 ⊕ M8

基于海明码的纠错

参海明码的接收端的公式:

$$-S_3 = P_3 \oplus D_4 \oplus D_3 \oplus D_2$$

$$S_2 = P_2 \oplus D_4 \oplus D_3 \oplus D_1$$

$$S_1 = P_1 \oplus D_4 \oplus D_2 \oplus D_1$$

- 假定 海明码1010101在传送中变成了1000101

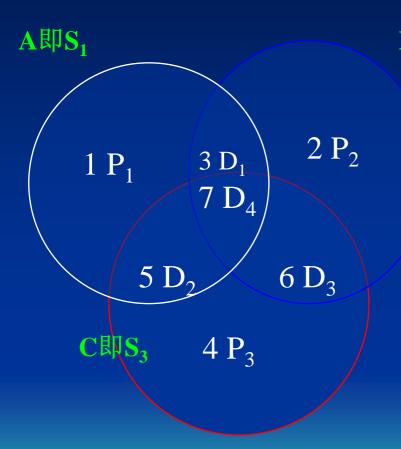
$$S_3 = P_3 \oplus D_4 \oplus D_3 \oplus D_2 = 0 \oplus 1 \oplus 0 \oplus 0 = 1$$

$$S_2 = P_2 \oplus D_4 \oplus D_3 \oplus D_1 = 0 \oplus 1 \oplus 0 \oplus 1 = 0$$

$$S_1 = P_1 \oplus D_4 \oplus D_2 \oplus D_1 = 1 \oplus 1 \oplus 0 \oplus 1 = 1$$

因此,由S₃S₂S₁= 101,指出第5位错,应由0变1

校验位用文氏图计算举例



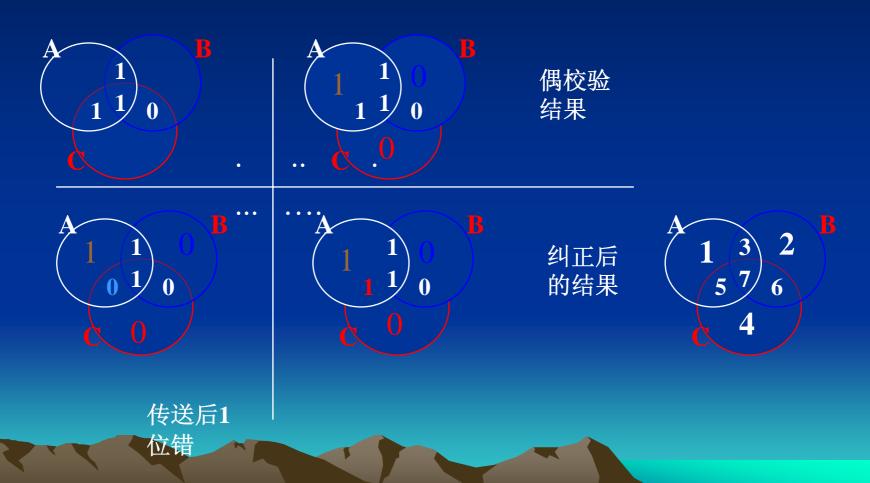
B即S₂

用文氏图计算举例

				3		
D ₄	D_3	D ₂	P ₃	D ₁	P ₂	P ₁

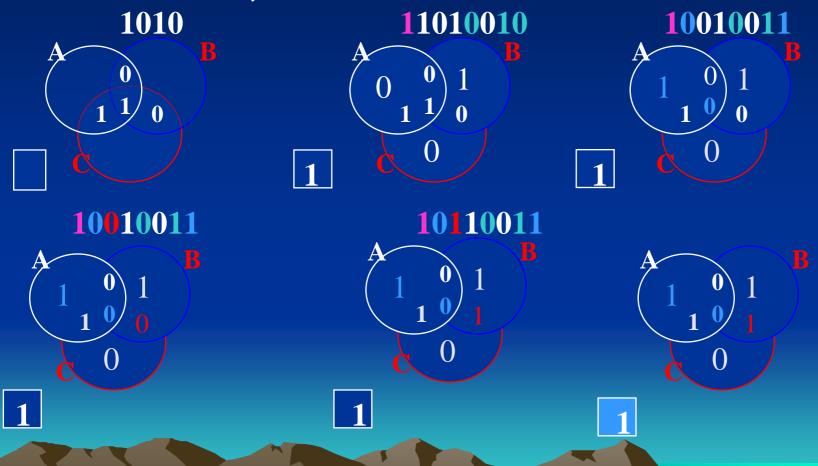
海明码的纠错原理(文氏图)

◆4位海明纠错码的纠错原理(文氏图)



1位纠错2位海明码的实现

如出现两位错,必须再增加一位奇偶校验位



1位纠错2位海明码的实现

- 上述这种码称为单纠错码(SEC)。通常半导体存储器采用SEC-DED(单纠错-双检错码)。
- 双检错码与SEC相比需要增加1个附加位。
- 🥏 实例
 - 在IBM3000系列中,主存64位数据采用8位SEC-DED码进行校验,占了12%的系统开销;
 - VAX计算机中32位字长机器,采用7位SED-DED码, 占了22%的系统开销

❤ 循环冗余校验码基本原理

- CRC 码是将一串二进制看成是系数为0或1的多项式,一个有 k位组成的帧可以看成从 xk-1 到 x0 的 k 次多项式的系数序列,这个多项式的阶数为 k-1。最高位是 xk-1 项的系数,次高位是 xk-2 的系数,且多项式以2为模运算。
- 校验和的计算思路
 - (1) 设 G(x) 为r阶, 在帧的末尾附加 r 个零, 使帧具有 m+r 位数据, 相应的多项式可以表示为 xr M(x)。
 - (2) 按照模2除法,用 xr M(x) 除以对应的生成多项式 G(x)。
 - (3) 由上面的步骤得到一个商 Q(x) 和一个余数 R(x),将其中的余数R(x)作为校验和。

♥ CRC码的编码方法

- 模2加减: 异或逻辑 — 0⊕0=0; 0⊕1=1;

 $1 \oplus 0 = 1$; $1 \oplus 1 = 0$.

- 模2乘:

模2除:

101
101/10000
<u> 101</u>
010
000
100
101
01

CRC的译码与纠错

	A ₁	A ₂	A_3	A ₄	A ₅	A ₆	A ₇	余数
正确	1	1	0	0	0	1	0	000
A ₇ 错	1	1	0	0	0	1	1	001
A ₆ 错	1	1	0	0	0	0	0	010
A ₅ 错	1	1	0	0	1	1	0	100
A ₄ 错	1	1	0	1	0	1	0	011
A ₃ 错	1	1	1	0	0	1	0	110
A ₂ 错	1	0	0	0	0	1	0	111
A ₁ 错	0	1	0	0	0	1	0	101

- 》将收到的CRC码用约定的生成多项式G(x)去除,如果码字无误则余数应位0,如果有某一位出错,则余数不为0,不同位数出错余数不同.
- 如果对余数补个0继续除下去,我们将发现一个现象:各次余数将按上表顺序循环.

CRC码的纠错方法

- 🥏 根据不同的余数来纠正不同的出错位
- ☞循环除法:
 - 余数添0继续除法,同时信息部分进行循环移位.
 - 当最高位变成101时,则最高位取反,纠错.
 - 继续余数除法,直至循环一遍,余数变成第一次的余数.
 - 例A₅出错

1100 <mark>1</mark> 10	100		0 101100	101	继续循环
100 <mark>1</mark> 101	011		1011000	001	
0011011	110		0110001	010	
0 <mark>1</mark> 10110	111		1100 <mark>0</mark> 10	100	循环结束
1 101100	101	余数为101			
₹ 0		最高位取反,约	 叫错		

生成多项式G(x)

撃生成多项式G(x)应能满足下列要求:

- 任何一位发生错误都应使余数不为0.
- 不同位发生错误应当使余数不同.
- 对余树继续作模2除,应使余数循环.
- 例: $x^7+1=(x+1)(x^3+x+1)(x^3+x^2+1)$

•
$$G(x)=x+1=11$$

•
$$G(x)= x^3+x+1=1011$$

•
$$G(x)= x^3+x^2+1=1101$$

•
$$G(x)=(x+1)(x^3+x+1)=11101$$

三种编码的比较

- 🥏 奇偶校验码
 - 简单, 效率高, 检1位错, 漏检率高
- 🤝 海明码
 - 复杂,效率低,检2或纠1,适用于字节/字数据
- ❤ 循环冗余校验码
 - 复杂, 检2或纠1, 适用于块数据

参考

☞ 苏州大学计算机系讲义